FPGA-SYSTEMS.RU

сообщество FPGA разработчиков

Powered by KeisN13

Новостной дайджест событий проекта

Январь, 2020

Всё самое актуальное из мира FPGA

Январь, 2020

Отчёт за январь 2020

Перед тем как приступить к прочтению новостей, не забудьте присоединиться к нам . На проекте собрано всё, что касается FPGA/ПЛИС: новости, руководства, видеоуроки, вакансии и многое другое.

Подробнее об идеологической составляющей проекта

PS: заинтересованы в размещении информации о мероприятии или компании? – свяжитесь с нами по электронной почте fpga-systems@yandex.ru

Изменения на проекте FPGA-Systems.ru

1. Мы немного изменили дизайн сайта. Если при загрузке у Вас остался старый вариант отображения, попробуйте нажать Ctrl+F5 или очистите кэш или историю браузера. Работа над сайтом продолжается. Если у Вас есть идеи по оформлению или рекомендации, напишите нам, мы обязательно к Вам прислушаемся.
2. На проекте по прежнему действует система денежного вознаграждения за посты в новостную ленту, которая является фиксированной и составляет 50р, и за руководства, в которых автор размещает реквизиты, а пользователи сами решают стоит ли поощрить автора денежным вознаграждением.
3. Все статьи, опубликованные на сайте доступны в формате PDF. ссылка в начале или в конце статьи.
4. Доступна англоязычная версия проекта – www.gate-array.com

Новые руководства на проекте fpga-systems.ru

104	Создание многопроцессорной системы в Vitis: Zynq + MicroBlaze [Microblaze]	dvorozhbit	26.01.2020, 21:29

Благодарим пользователя dvorozhbit за размещенное руководство.

Обращение к читателю: написание руководства – это долгий и трудоёмкий процесс. Те, кто хотя бы раз писал статью или делал перевод, это знает. Поэтому следует поддержать авторов за их труд. Ваша поддержка мотивирует их на написание новых статей.

Последние FPGA новости

260	Статья: Фотонный программируемый сигнальный процессор (FPDA)	Lebedev	30.01.2020, 00:55
259	Статья: Конвейерное выполнение C/C++ в ПЛИС	Lebedev	30.01.2020, 00:32
258	Статья: Разработка на ПЛИС с применением agile подходов	Lebedev	28.01.2020, 00:49
257	Новое руководство: Создание многопроцессорной системы в Vitis: Zynq + MicroBlaze	KeisN13	26.01.2020, 22:07
256	Статья: Новая платформа поможет программистам реализовать связку CPU + ПЛИС	Lebedev	26.01.2020, 20:49
255	Статья: IP-блок DPUv3E для акселератора Alveo Accelerator Card	Lebedev	26.01.2020, 10:33
254	Статья: малопотребляющие ПЛИС CrossLink-NX (Lattice Semi) реализуют ИИ и сопряже...	Lebedev	25.01.2020, 13:49
253	Статья: Поддержка ПЛИС Intel Arria 10 GX в VMware vSphere	Lebedev	23.01.2020, 23:21
252	Тренинг: Разработка приложений для встроенных систем с Xilinx AI	KeisN13	23.01.2020, 15:51
251	Тренинг: Разработка облачных приложений с Xilinx AI	KeisN13	23.01.2020, 15:38
248	Руководство: Petalinux и Snickerdoodle Black	KeisN13	23.01.2020, 07:01
247	Новый игрок на рынке FPGA: Trion FPGA от компании Efinix	KeisN13	23.01.2020, 06:54
246	Тренинг: Использование карт-ускорителей Alveo для ускорения динамических нагрузо...	KeisN13	23.01.2020, 06:49
245	Развертывание Tensorflow Lite в Zephyr на LiteX/VexRiscv	KeisN13	23.01.2020, 06:26
244	Обновление: MathWorks ускоряет верификацию FPGA /ASIC проектов благодаря поддерж...	KeisN13	23.01.2020, 06:19
243	Вебинар: Инструменты отладки проектов для FPGA/ASIC и DFT разработчиков	KeisN13	23.01.2020, 06:09
242	Руководство: Создание платформы для MicroZed в VITIS	KeisN13	23.01.2020, 06:02

241	Вебинар: введение в Intel® Agilex™, особенности интерфейсов внешней памяти	nikitatar	16.01.2020, 16:38
240	Аппаратное ускорение для обработки данный в умных промышленных сетях Smart Grid	KeisN13	14.01.2020, 17:47
239	Заметка: О влиянии радиации на электронные системы	KeisN13	14.01.2020, 08:44
238	Руководство: Основы AXI - Моделирование интерфейса AXI с помощью AXI Verificatio...	KeisN13	10.01.2020, 08:06
237	Вебинар: Возможности интерфейсов внешней памяти в ПЛИС и СнК семейства Agilex	KeisN13	10.01.2020, 07:55
236	Вебинар: Адаптивное развертывание ИИ с помощью VITIS AI	KeisN13	10.01.2020, 07:39
235	GoWin GW1NZ-ZV переходит в стадию производства	KeisN13	09.01.2020, 16:47
234	Отладки на Artix-7 и iCE-40 от Alchitry	KeisN13	09.01.2020, 16:32
233	CCIX или CXL	KeisN13	09.01.2020, 15:43
232	Новый цикл статей в блоге Xilinx: AXI - часть 1 - Введение	KeisN13	09.01.2020, 15:15
231	Онлайн воркшоп: Minized: Управление двигателем	KeisN13	09.01.2020, 15:02
230	Xilinx взялся за железные дороги	KeisN13	09.01.2020, 14:48
229	Новостной дайджест событий проекта: Декабрь 2019	KeisN13	09.01.2020, 13:13

PS: Спасибо пользователям nikitatar и Lebedev за помощь в наполнении контентом новостной ленты.

Не забудьте посмотреть проекты наших друзей:

https://t.me/Powered_by_KeisN13_events - Всё самое новое и актуальное из мира FPGA/ПЛИС, а также канал событий проекта FPGA-Systems.ru

https://t.me/proHardware - Все о разработке электроники и не только

https://t.me/joinchat/Iw5x10-gFWVZyj-C8uBtig - Pure C - специализация сообщества говорит сама за себя

Группа для начинающих: https://t.me/lame_c

Флуд: https://t.me/rsa4096

По роду своей деятельности просматриваем почти все новости в телеком индустрии, здесь https://t.me/telecom_industry публикуем самое интересное, а здесь https://t.me.chat_telecom_industry предложить свою новость или высказать мнение.

https://t.me/proembedded - Все про Embedded и электронику.

Работа: https://t.me/rabotaembedded

http://vk.com/embedded_space

https://t.me/elprg_ebook_hw_sw - Книги курсы и лекции по ПЛИС, аппаратуре и ИИ

КТЦ "Инлайн Груп" официальный дистрибьютор www.plis.ru и тренинг центр www.plis2.ru компании Xilinx на территории РФ

Присоединяйтесь и делитесь интересными на Ваш взгляд новостями из мира FPGA, а также своими идеями и опытом разработок на FPGA и SoC в телеграм @Powered_by_KeisN13, на Youtube, Facebook и ВК

Не забывайте оставлять Ваши комментарии в новостях и задавать вопросы авторам предоставленных руководств. Надеемся на Вашу обратную связь по улучшению проекта.

Не забудьте поделиться отчётом.

С уважением, команда проекта fpga-systems.ru