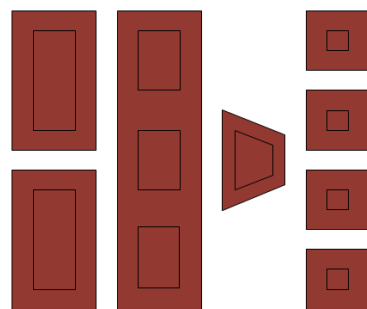


От инженеров для инженеров

FPGA-Systems.ru



Новостной дайджест событий проекта

Август, 2019

Отчёт за август 2019

Здравствуйте, друзья. С Вами проект www.FPGA-Systems.ru.

Мы решили держать Вас в курсе происходящих изменений проекта, появления новых новостей, статей, руководств и видеоуроков. Надеемся, что из нижеперечисленного Вы найдёте для себя много интересного.

Месяц август выдался крайне продуктивным, обязательно посмотрите все новые новости, статьи и видеоуроки.

Обращение к читателю: У вас может сложиться *ложное* впечатление, что проект посвящен только проектированию на Xilinx в виду того, что большинство опубликованных материалов посвящены Vivado, MicroBlaze и HLS. На самом деле наш проект **не специализируется** на конкретном производителе FPGA. Мы придерживаемся принципа «Вендерного равенства» и всегда готовы опубликовать (и будем этому только рады) руководства, новости и видеоуроки по работе с ПО, кристаллами и системами других производителей FPGA: Intel/Altera, Lattice, Achronix и т.д. Поэтому, если у Вас есть желание научить/рассказать о проектировании на FPGA других производителей: милости просим. Ваши наработки и идеи можно прислать на наш почтовый ящик fpga-systems@yandex.ru или написать нам в соцсетях.

Изменения на проекте FPGA-Systems.ru

1. У проекта появилась группа во Вконтакте:

<https://vk.com/club185679360>

2. И репозиторий на github

<https://github.com/FPGA-Systems>

3. Выложено последнее видео из цикла «FPGA начального уровня: PUF»

Видео доступны [здесь](#) и [здесь](#)

4. Появилась новая видео рубрика, посвященная обзору отладочных плат, содержащих FPGA и SoC. Видео доступны [здесь](#) и [здесь](#). (раздел должен также содержать и текстовые обзоры на сайте, ждем их от Вас ☺)

5. Новая [видео рубрика](#) по работе с Zynq на платке [Minized](#)

6. Бесплатная раздача отладок [Minized](#) всем желающим. Раздали все 10 отладок. Ближайший возврат в сентябре, записывайтесь в очередь. Город не важен, мы вышлем отладку любой удобной для Вас курьерской службой.

7. Новые разделы на сайте:

- а. Появился раздел посвященный высокоуровневному синтезу от Xilinx и первое руководство в этом разделе уже опубликовано:

Каталог статей → Xilinx → High Level Synthesis

- б. В связи с пунктом 3 создан раздел:

Каталог статей → Xilinx → Видеоуроки → FPGA начального уровня: PUF

- с. В связи с пунктом 4 создан раздел:

Каталог статей → Обзоры плат

Руководства, статьи и видеоуроки

71	FPGA начального уровня :: Часть 8.2 :: Отладка и запуск PUF [Видеоуроки]	KeisN13	30.08.2019, 13:46
70	FPGA начального уровня :: Часть 8.1 :: С код для MicroBlaze [Видеоуроки]	KeisN13	30.08.2019, 13:41
69	Разработка IP-блока с помощью инструментов высокоуровневого синтеза: HLS. Часть 1 [High Level Synthesis]	PointPas	29.08.2019, 17:17
67	MicroBlaze: работа с прерываниями [Microblaze]	MetallFly	26.08.2019, 12:39
62	FPGA начального уровня :: Часть 7 :: Подготовка к отладке [Видеоуроки]	KeisN13	13.08.2019, 11:03
60	Обзор отладок с FPGA :: Arty [Xilinx FPGA]	KeisN13	10.08.2019, 00:20

Новости

110	Вебинар: Определение временных ограничений проекта с помощью SDC	KeisN13	31.08.2019, 10:49
109	Вебинар: Ускорение разработки систем ИИ с помощью Stratus HLS	KeisN13	30.08.2019, 15:58
108	Intel отгрузила первые 10нм ПЛИС Agilex	KeisN13	30.08.2019, 15:18
107	Технический вебинар: "Высокоуровневое проектирование на платформе Xilinx" 26 сен...	macrogroup.ru	30.08.2019, 14:05
106	Новое руководство: Разработка IP-блока с помощью инструментов высокоуровневого син...	TestUser_0	29.08.2019, 18:11
105	Новое руководство: MicroBlaze: работа с прерываниями	KeisN13	26.08.2019, 15:59
104	Воркшоп: Интегрируем Cortex-M в FPGA	KeisN13	23.08.2019, 07:57
103	Неуловимый баг в безопасности, обнаружен в популярных SoC	KeisN13	22.08.2019, 15:49
102	Xilinx представляет самую большую в мире емкость FPGA, Virtex UltraScale+ VU19P	ekrylov61	21.08.2019, 20:07
101	В чем Разница между прогрессивной и чересстрочной разверткой?	KeisN13	21.08.2019, 12:52
100	Вебинар: Использование ПЛИС для ускорения Центров Обработки Данных	KeisN13	20.08.2019, 11:43
98	Программируемые устройства III: языки проектирования на FPGA и SoC	KeisN13	20.08.2019, 05:03
97	Вебинар: Оптимизация задач ML на eFPGA	KeisN13	19.08.2019, 11:21
96	PYNQ: материалы воркшопа для школьников	KeisN13	19.08.2019, 11:03
95	Сравнение инструментов высокоуровневого синтеза на примере реализации RSS	KeisN13	19.08.2019, 10:46
94	Вебинар: Поддержка стандарта MIPI в проектировании встраиваемых систем с использ...	KeisN13	16.08.2019, 09:27
93	FPGA начального уровня :: Часть 7 :: Подготовка к отладке	KeisN13	13.08.2019, 11:07
92	Новая карта-ускоритель будет стоять в HP Enterprise	KeisN13	10.08.2019, 09:20
91	Обзор отладок с FPGA :: Arty	KeisN13	10.08.2019, 00:28
90	Model Composer от Adam Taylor	KeisN13	01.08.2019, 09:29

PS: Будем Вам крайне признательны, если Вы поделитесь представленной информацией с Вашими друзьями и коллегами.



Присоединяйтесь и делитесь интересными на Ваш взгляд новостями из мира FPGA, а также своими идеями и опытом разработок на FPGA и SoC в телеграм канале [@Powered by KeisN13](https://t.me/Powered_by_KeisN13), на [Youtube](https://www.youtube.com/), [Facebook](https://www.facebook.com/) и [ВК](https://vk.com/)

С уважением. Команда проекта fpga-systems.ru